

XP1.A "ZX BUS"

Контакт	Цель	XP1.A	Цель
A14	1	A14	AB0
A12	2	A12	AB1
+5V	3	EXT1	AB2
DOS/	4	EXT2	AB3
F	5	EXT2	AB4
GND	6		AB5
GND	7		AB6
CLK	8	EXT3	AB7
A0	9	A0	AB8
A1	10	A1	AB9
A2	11	A2	AB10
A3	12	A3	AB11
IORQGE	13	IORQGE/	AB12
GND	14		AB13
RDR/	15	EXT4	AB14
RS	16	EXT5	AB15
	17	EXT6	SSI/
	18	EXT7	KSI/
BRQ	19	EXT8	DB0
RES	20	RES/	DB1
A7	21	A7	DB2
A6	22	A6	DB3
A5	23	A5	DB4
A4	24	A4	DB5
CSR/	25	EXT9	DB6
BUSAK/	26	EXT10	DB7
A9	27	A9	MA7
A11	28	A11	VD2
+5V	29	EXT11	RH
GND	30		MA8
-5V	31		MA0

XP1.B "ZX BUS"

Контакт	Цель	XP1.B	Цель
A15	1	A15	RES/
A13	2	A13	28MHZ
D7	3	D7	MREQ/
BLK	4	EXT12	IORQ/
TURBO	5	EXT13	
D0	6	D0	NSP
D1	7	D1	MSEL0
D2	8	D2	MSEL1
D6	9	D6	STATUS
D5	10	D5	nSTATUS
D3	11	D3	CONFIG
D4	12	D4	nCONFIG
INT	13	D3	DCLK
NMI	14	D4	CONF_DONE
HALT	15	INT/	TRST
MREQ	16	EXT14	
IORQ	17	EXT15	
RD	18	EXT16	
WR	19	EXT17	
IODOS	20	EXT18	
WAIT	21	EXT19	
	22	EXT20	
M1	24	M1/	
RFSH	25	EXT21	
A8	26	A8	
A10	27	A10	
+5V	28	EXT22	
+12V	29		
GND	30		
-12V	31		

DD2

FPGA

И/O	Цель	И/O	Цель
I/O34/TDI	45	VD6	MA0
I/O35/TMS	43	VD3	MA1
I/O36/TCK	44	VD0	MA2
I/O37/TDO	27	RAS/	MA3
I/O38	1	CINT/	MA4
I/O39	3	M128	MA5
I/O40	15	MD7	MA6
I/O41	16	MD0	MA7
I/O42	18	MD1	MA8
I/O43	19	MD6	
I/O44	20	MD2	WE/
I/O45	21	MD5	RAS/
I/O46	22	MD3	CAS/
I/O47	23	MD4	
I/O48	24	WE/	
I/O49	25	CAS/	
I/O50	34	MA6	
I/O51	35	MA2	
I/O52	36	MA1	
I/O53	37	MA5	AB0
I/O54	39	MA4	AB1
I/O55	40	MA3	AB2
I/O56	41	VD5	AB3
I/O57	42	VD4	AB4
I/O58	46	VD1	AB5
I/O59	79	ENBUF	AB6
I/O60	81	RD/	AB7
I/O61	82	WR/	AB8
I/O62	83		AB9
I/O63	84		AB10

DD3

DRAM

И/O	Цель	И/O	Цель
A0	8	A0	D0
A1	9	A1	D1
A2	10	A2	D2
A3	11	A3	D3
A4	13	A4	D4
A5	14	A5	D5
A6	15	A6	D6
A7	16	A7	D7
A8	17	A8	
WE/	6	WE	
RAS/	7	RAS	
CAS/	19	CAS	
OE	18	OE	

DD4

EPROM

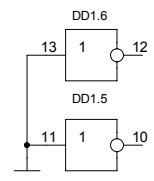
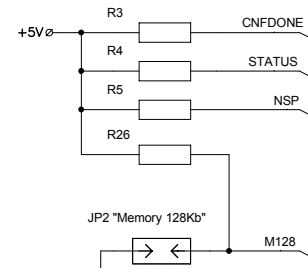
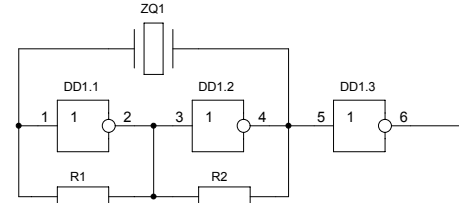
И/O	Цель	И/O	Цель
D0	11	DB0	
D1	12	DB1	
D2	13	DB2	
D3	15	DB3	
D4	16	DB4	
D5	17	DB5	
D6	18	DB6	
D7	19	DB7	
A0	10	A0	D0
A1	9	A1	D1
A2	8	A2	D2
A3	7	A3	D3
A4	6	A4	D4
A5	5	A5	D5
A6	4	A6	D6
A7	3	A7	D7
A8	25	A8	
A9	24	A9	
A10	21	A10	
A11	23	A11	
A12	2	A12	
A13	26	A13	
A14	27	A14	
A15	1	A15	
CS	20	CS	
OE	22	OE	

DD5

DD6

DD7

DD1.4



Пере. примен.

Стр. №

Подл. и дата

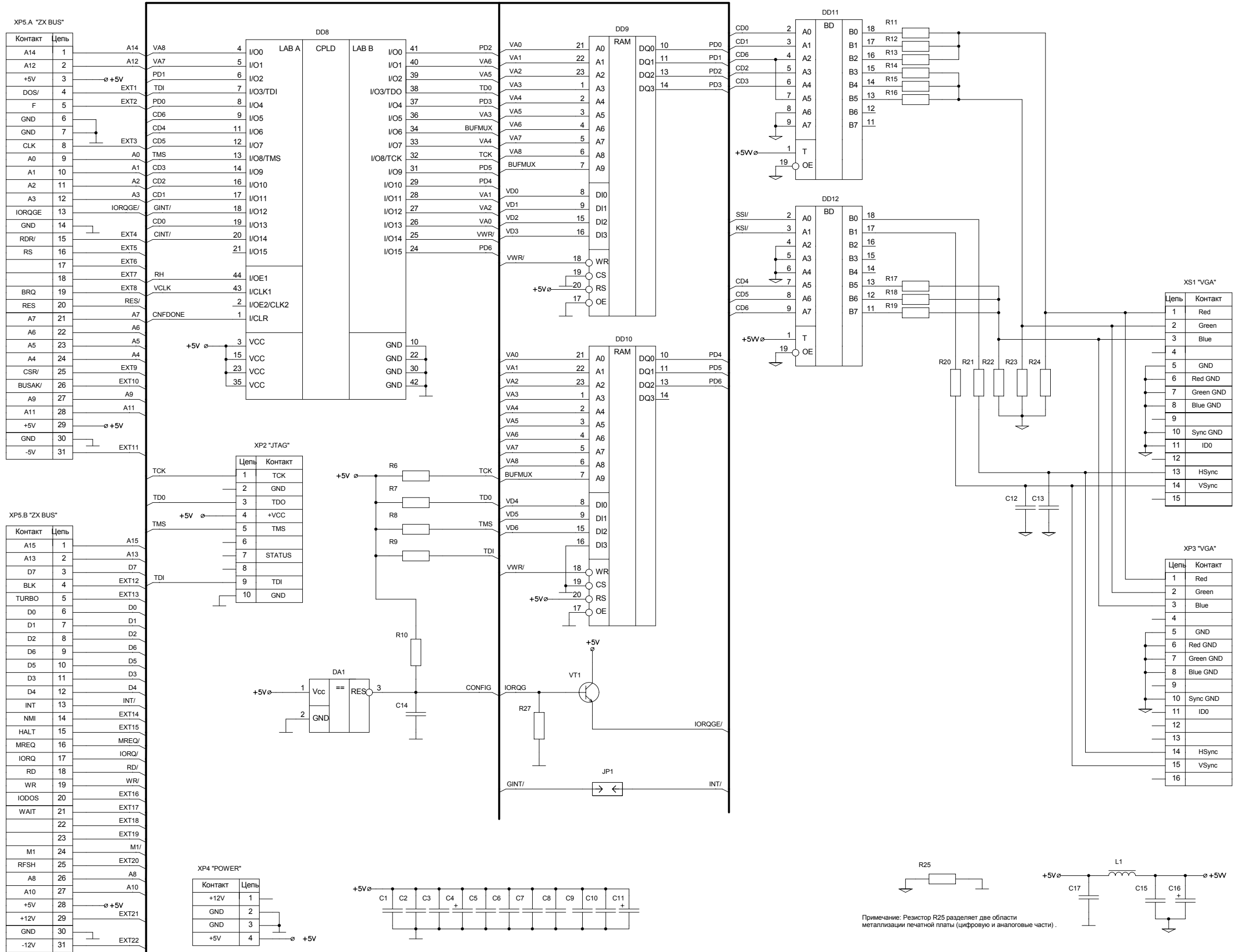
Име. № дубл.

Взам. име. №

Подл. и дата

Име. № подл.

ZXM-VideoCard Classic					Лит.	Масса	Масштаб
Изм.	Лист	№ докум	Подп.	Дата	Схема принципиальная электрическая видео карты "ZXM - VideoCard Classic" вариант 2014 года.		
Разраб.							
Пров.							
Т.контр.							
Н.контр.							
Уте.					Лист	Листов	
revision 0					micklab@mail.ru		

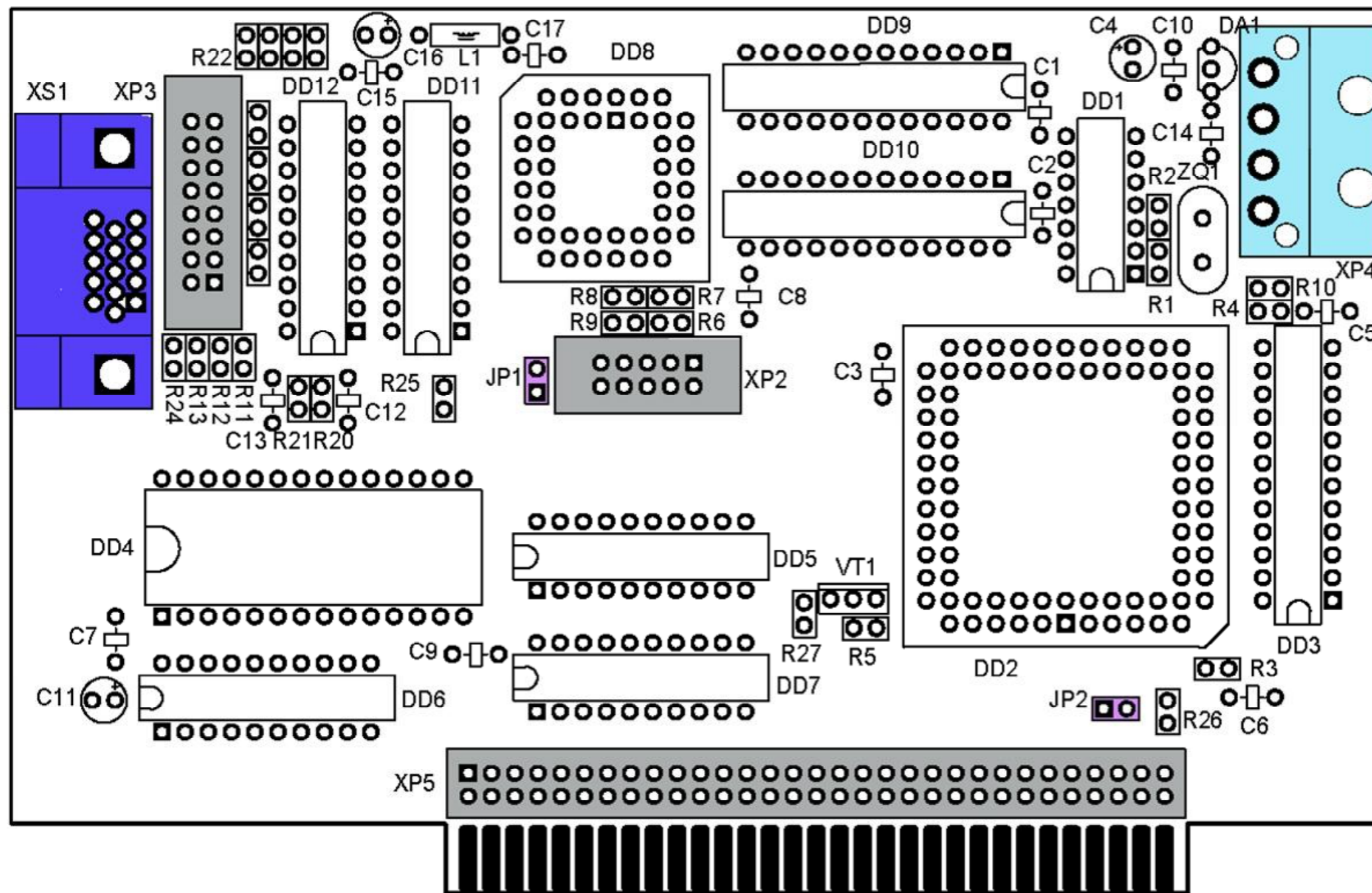


Примечание: Резистор R25 разделяет две области металлизации печатной платы (цифровую и аналоговые части).

Име. № подл. Подл. и дата. Взам. инв. № Инв. № дубл. Подл. и дата.

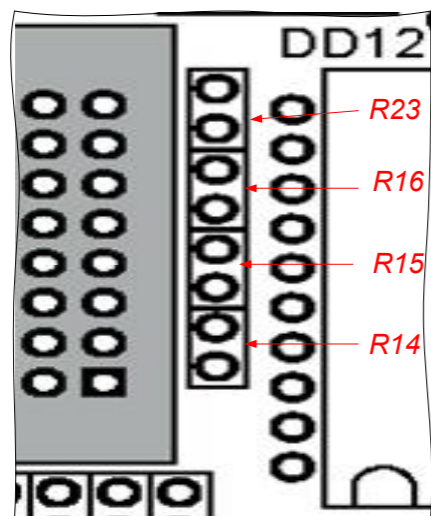
Изм.	Лист	№ докум.	Подп.	Дата
------	------	----------	-------	------

ZXM-VideoCard Classic



Позиц. Обозначение.	Наименование	Позиц. Обозначение.	Наименование
	Микросхемы		Разъемы
DD1	74ACT04N	XS1	DHR-15F
DD2	EPF8636ALC84 (PLCC84)	XP2	BH-10
DD3	V53C8256H	XP3	BH-16
DD4	W27C512-45Z	XP4	ТНР-4МР
DD5...DD7	74ABT245BN	XP5	PLD-64
DD8	EPM7064SLC44 (PLCC44)		Джамперы
DD9, DD10	CY7C150-15PC	JP1, JP2	BLD-2
DD11, DD12	74AHC245N		
DA1	PST529D (KP1171CP142)		
	Резисторы		
R1, R2	МЛТ-0,125 1,5 кОм		
R3...R5, R26	МЛТ-0,125 1,0 кОм		
R6...R10	МЛТ-0,125 10 кОм		
R11, R14, R17	МЛТ-0,125 390 Ом		
R12, R15, R18, R27	МЛТ-0,125 680 Ом		
R13, R16, R19	МЛТ-0,125 1,2 кОм		
R20, R21	МЛТ-0,125 75 Ом		
R22...R24	МЛТ-0,125 100 Ом		
R25	CF-0,25 0,22 Ом		
	Конденсаторы		
C1...C3, C5...C10, C15, C17	К10-17 0,1 мкФ		
C4, C11, C16	К50 - 35 47мкФ x 15В		
C12, C13	К10-17 68 пФ		
C14	К10-17 0,22 мкФ		
	Кварц, резонаторы		
ZQ1	НС-49U 28,0 МГц		
	Транзисторы		
VT1	КТ315		
	Дроссели		
L1	ЕС24-470К (47мкГн)		

Расположение резисторов R14...R16, R23



Расположение резисторов R17...R19, R22

