

# «ZX-777»

## revision 03MICK20

Некоторые рекомендации по самостоятельной сборки компьютера.

1. В процессе сборки компьютера возможно возникнут трудности с выбором микросхем динамической памяти ОЗУ D2...D5. Микросхемы памяти отличаются временем доступа (быстродействием) в пределах 100...150нс. В результате чего компьютер может работать нестабильно. Для исключения нестабильной работы необходимо правильно выбрать микросхемы буферов D17 и D22, а также положение джампера JP1. Например, при применении быстрой памяти 100нс или 120нс в качестве буферного регистра D22 необходимо использовать строго K555ИР22. В качестве буферного элемента D17 использовать при 100нс - КР1533ИР22 или K555ИР22, при 120нс - КР1533ИР22. Если используются обе КР1533ИР22 то необходимо удлинить сигнал CAS/ путем установки перемычки JP1 в положение - идущего с выхода 6 микросхемы D66.2.

Положение JP1: 1-2 - с выхода D66.2, 2-3 - с выхода D71.3 (H0/)

В качестве примера приводится сводная таблица микросхем памяти и серий микросхем буферных регистров:

а) Память с доступом 100нс, например **MT4067-10**:

D17 - K555ИР22

D22 - K555ИР22

JP1 -> 2-3

D17 - КР1533ИР22

D22 - K555ИР22

JP1 -> 2-3

D17 - КР1533ИР22

D22 - КР1533ИР22

JP1 -> 1-2

б) Память с доступом 120нс, например **LH2464-12**:

D17 - КР1533ИР22

D22 - К555ИР22

JP1 -> 2-3

D17 - КР1533ИР22

D22 - КР1533ИР22

JP1 -> 1-2

с) Память с доступом 150нс, например **D41464С-15**:

D17 - КР1533ИР22

D22 - КР1533ИР22

JP1 -> 2-3

2. При подключении к компьютеру дополнительной карты расширения **ZX-777 Extended board** необходимо навести перемычку между контактами выв. 15 микросхемы D32 (ЛП11) и выв. А13 разъема X1. Это сигнал IORD1/ - чтение клавиатуры.

